

Proses ini bertujuan mengubah vektor u dan d sedemikian hingga elemen-elemennya menjadi berpasangan (*couple*) yang dapat ditulis

$$u = \begin{pmatrix} u_1 \\ u_2 \\ u_3 \\ u_4 \\ \vdots \\ u_{m-1} \\ u_m \end{pmatrix} = \begin{pmatrix} u_1 \\ u_2 \\ \vdots \\ u_m \end{pmatrix} \quad (12)$$

$$\text{dan } d = \begin{pmatrix} d_1 \\ d_2 \\ d_3 \\ d_4 \\ \vdots \\ d_{m-1} \\ d_m \end{pmatrix} = \begin{pmatrix} d_1 \\ d_2 \\ \vdots \\ d_m \end{pmatrix} \quad (13)$$

dari persamaan (11) solusi $Au = d$ dapat dinyatakan

$$\begin{aligned} u &= (J + \sum_{j=1}^{m-1} x^{(j)} y^{(j)T})^{-1} d \\ &= (J^{-1} - \alpha J^{-1} \sum_{j=1}^{m-1} x^{(j)} y^{(j)T})^{-1} d \\ &= (Jd - \alpha J^{-1} \sum_{j=1}^{m-1} x^{(j)} y^{(j)T})^{-1} d \end{aligned} \quad (14)$$

dengan

$$\alpha = 1 / (1 + \sum_{j=1}^{m-1} y^{(j)T} J^{-1} \sum_{j=1}^{m-1} x^{(j)})$$

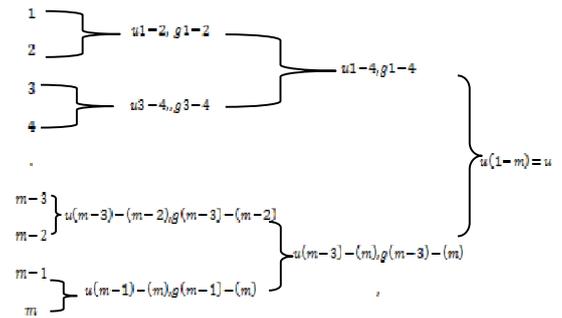
Dengan menyatakan $J^{-1} d' = u'$ dan $J^{-1} x^{(j)} = g^{(j)}$ maka bentuk (14) dapat disederhanakan menjadi

$$u = (u' - \alpha \sum_{j=1}^{m-1} g^{(j)} y^{(j)T} u') = (1 - \alpha \sum_{j=1}^{m-1} g^{(j)} y^{(j)T}) u' \dots (15)$$

dengan $\alpha = 1 / (1 + \sum_{j=1}^{m-1} y^{(j)T} g^{(j)})$ dan $j = 1, 2, \dots, m-1$

persamaan (15) merupakan bentuk formula perubahan rank satu, maka tahapan solusi untuk persamaan diatas adalah

- (a) Mencari solusi vektor u' dari persamaan $u' = J^{-1} d$
- (b) Mencari solusi vektor $g^{(j)}$ dari persamaan $g^{(j)} = J^{-1} x^{(j)}$
- (c) melakukan perubahan rank satu (15)



3. Pemecahan Masalah Secara Paralel

Dari persoalan diatas karena matriks koefisien memiliki struktur yang spesifik, maka dimungkinkan pemakaian metode recursive decoupling yang penyelesaiannya dapat dikerjakan secara paralel. Komputer paralel adalah suatu perangkat komputer yang mempunyai sejumlah alat pemroses (disebut prosesor) yang saling bekerja sama dalam suatu koordinasi program kendali [1]. Model komputer yang sering dipertimbangkan sebagai sistem multiprosesor didefinisikan sebagai SIMD (*single instruction multiple data*) dan MIMD (*multiple instruction multiple data*).

Dalam menggunakan arsitektur komputer yang demikian maka kecepatan algoritma sangat ditentukan oleh jumlah prosesor yang dipakai serta pola hubungan interkoneksi antara prosesor yang satu dengan yang lain. Mengingat bahwa komputasi pada sistem multi prosesor akan lebih cepat dibanding dari sistem komputer biasa (yang disebabkan adanya tambahan prosesor), maka perlu didefinisikan suatu besaran yang merupakan ukuran peningkatan kecepatan yang sebenarnya. Besaran ini antara lain adalah efisiensi dan peningkatan kecepatan (*speed-up*) dari sistem multiprosesor, yang didefinisikan sebagai berikut:

$$E_{(efisiensi)} = T(1) / p T(p)$$

$$S_{(speed-up)} = T(1) / T(p)$$

dimana $T(1)$ = waktu yang diperlukan untuk menyelesaikan masalah dengan 1 prosesor, p = banyak prosesor yang dipakai, dan $T(p)$ = waktu yang diperlukan untuk menyelesaikan masalah dengan p prosesor.

Suatu sistem paralel dapat digambarkan sebagai teknik pemrosesan secara simultan pada subproses yang independen. Menurut Hwang dan Briggs, pemrosesan paralel didefinisikan sebagai bentuk pemrosesan yang efisien dengan menitikberatkan pada eksploitasi kejadian-kejadian yang bersamaan [8]. Tujuan utamanya adalah mereduksi waktu proses yang dibutuhkan atau untuk penyelesaian masalah yang sebelumnya dipandang terlalu besar [6]. Akhirnya

timbul pemikiran bagaimana membuat algoritma sistem paralel.

Untuk melihat proses-proses yang dapat dikerjakan secara simultan, langkah pertama adalah melakukan proses dekomposisi persoalan sehingga diperoleh bagian-bagian yang independen atau mencari letak paralelisme dari suatu permasalahan. Setelah melakukan dekomposisi terhadap permasalahan tersebut, maka diperoleh beberapa submasalah yang lebih sederhana dan dapat diselesaikan secara paralel.

Ada 2 macam cara melakukan dekomposisi masalah, yaitu : (i) dekomposisi secara algoritmis dan (ii) dekomposisi secara geometrik [2]. Dekomposisi secara algoritmis adalah dekomposisi algoritma sekuensial yang ada atas beberapa blok instruksi, dimana tiap blok instruksi akan dikerjakan oleh prosesor yang berbeda. Strategi ini biasanya cenderung melihat alur pemecahan masalah yang dihadapi. Sedangkan dekomposisi secara geometrik adalah mendekomposisi masalah yang ada menjadi beberapa submasalah dengan urutan tertentu dimana tiap submasalah bisa dipecahkan secara paralel dan independen. Strategi ini biasanya cenderung melihat struktur data dari persoalan yang dihadapi.

Untuk memecahkan permasalahan sistem tersebut, digunakan strategi dekomposisi secara geometrik, karena lebih banyak melihat pada masalah struktur data dari persoalan yang dihadapi, yaitu bagaimana mendekomposisi data atas beberapa kelompok data yang akan diproses oleh prosesor yang berbeda.

Selain itu untuk mendapatkan model algoritma paralel dapat ditempuh dengan cara memodifikasi algoritma sekuensial, sehingga akan diperoleh bentuk algoritma paralel. Sedangkan untuk memperoleh gambaran kinerjanya, algoritma paralel perlu dibandingkan dengan algoritma sekuensial.

4. Hasil Dan Analisis

Secara kualitatif komputasi pada metode *recursive decoupling* tidak cenderung *fine grain*, yaitu rasio komputasi dan komunikasi yang kecil. Berdasarkan hasil uji coba pada mesin paralel berbasis PVM, pengukuran waktu hasil eksekusi dan karakteristik kinerja algoritma recursive decoupling dapat disajikan sebagai berikut.

Tabel 1 Presentasi Pengukuran Waktu Eksekusi Algoritma *Recursive Decoupling*

N O	Ukuran Data	Waktu eksekusi			
		P=1	P=2	P=4	P=8
1	512	280	168	114	96
2	1024	712	379	249	191
3	2048	1817	938	575	421
4	4096	4639	2440	1421	989
5	8192	13886	6694	3766	2502

6	16384	33107	16554	9094	5821
7	32768	78281	39141	21180	13257

Tabel 2 Presentasi Perhitungan *Speed-up* Algoritma *Recursive Decoupling*

N O	Ukuran Data	<i>Speed-up</i> ($S_p = T_1/T_p$)			
		P=1	P=2	P=4	P=8
1	512	1	1,61	2,44	2,90
2	1024	1	1,88	2,86	3,73
3	2048	1	1,94	3,16	4,32
4	4096	1	1,98	3,41	4,89
5	8192	1	2,00	3,55	5,35
6	16384	1	2,00	3,64	5,69
7	32768	1	2,00	3,70	5,90

Tabel 3 Presentasi Perhitungan Efisiensi Algoritma *Recursive decoupling*

N O	Ukuran Data	Efisiensi ($S_p/p \times 100\%$)			
		P=1	P=2	P=4	P=8
1	512	100	80,43	61,00	36,25
2	1024	100	94,40	71,50	46,63
3	2048	100	98,17	79,00	54,00
4	4096	100	99,64	85,25	61,13
5	8192	100	100	88,75	66,88
6	16384	100	100	91,00	71,13
7	32768	100	100	92,50	73,75

Dari tabel 1 dan tabel 2, terlihat bahwa terjadi kenaikan percepatan seiring dengan bertambahnya jumlah prosesor yang dipakai. Percepatan berkisar antara 1,61 (2 prosesor) sampai dengan 5,90 (8 prosesor).

Namun sebaliknya, dari tabel 2 dan tabel 3, terlihat bahwa dengan bertambahnya jumlah prosesor yang dipakai terjadi penurunan efisiensi. Tingkat efisiensi mencapai 80,43% (2 prosesor) dan terendah 36,25% (8 prosesor).

5. Kesimpulan

Berdasarkan uraian di atas dapat disimpulkan beberapa hal berikut:

- (1) Dengan menggunakan sistem multiprosesor waktu penyelesaian sistem persamaan linier $Au = d$ diatas dapat dipercepat.
- (2) Pada metode *recursive decoupling* karena faktor granularitas, efek *fork* dan *join*, dan proses sinkronisasi menyebabkan waktu komputasinya menurun (banyaknya komputasi tiap level berikutnya menurun).
- (3) Kinerja algoritma *recursive decoupling* mencapai percepatan tertinggi pada 8 prosesor (4,22) dan efisiensi terendahnya terjadi pada 8 prosesor (35,58%).

Daftar Pustaka

- [1] Akl, Selim G. 1989. *The Design and Analysis of Parallel Algorithms*, Prentice Hall International Inc.
- [2] Askew, C.R., Carpenter, D.B., Chalker, J.T., Hey, A.J.G., Moore, M., Nicole, D.A, and Pritchard, D.J., 1988. *Monte Carlo Simulation on transputer arrays*. *Parallel Computing* 6, pp 247-258.
- [3] Berstsekas and Tsitsiklis, 1989, *Parallel and Distributed Computation, Numerical Methods*, Prentice Hall New Jersey.
- [4] Evans, DJ., 1990, *A Recursive Decoupling Method for Solving Tridiagonal Linier Systems*, *International Journal Computer Mathematics*.
- [5] Evans, DJ., 1992, *Design of Parallel Numerical Algorithms*, Elsevier Science Publisher.
- [6] Freman and Phillips, 1992, *Parallel Numerical Algorithms*, Prentice Hall, London
- [7] Golub and Van Loan, 1989, *Matrix Computation*, Second Edition, The John Hopkins University Press
- [8] Hwang, Kai and Briggs, FA., 1984. *Computer Architecture and Parallel Pocesing*. McGraw-Hill. Book Company
- [9] Mitchell and Griffiths, 1989, *The Finite Difference Method in partial Differetial Equations*, John Wiley & Sons
- [10] Tanembaum, 2002, *Structured Computer Organization*, Prentice Hall International Inc.
- [11] Tri Prabawa, 2013, *Analisis Kinerja Algoritma Reduksi Siklis untuk Sistem Persamaan Linier dengan Matriks Tridiagonal berbasis PVM*. Proceeding Seminar Nasional Riset Teknologi Informasi STMIK Akakom Yogyakarta.

Biodata Penulis

Tri Prabawa, menyelesaikan studi S1 bidang Matematika, Universitas Gadjah Mada (1986) dan S2 bidang Ilmu Komputer, Universitas Indonesia (1993). Dosen Prodi Teknik Informatika STMIK Akakom Yogyakarta (1994 – sekarang)

